



DATOS IDENTIFICATIVOS

Física: Análisis de circuitos lineales

Asignatura	Física: Análisis de circuitos lineales			
Código	V05G300V01201			
Titulación	Grado en Ingeniería de Tecnologías de Telecomunicación			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	6	FB	1	2c
Lengua Impartición	Castellano			
Departamento	Teoría de la señal y comunicaciones			
Coordinador/a	García-Tuñón Blanca, Inés			
Profesorado	Cardenal López, Antonio José García Mateo, Carmen García-Tuñón Blanca, Inés Gómez Araújo, Marta Prol Rodríguez, Miguel			
Correo-e	inesgt@com.uvigo.es			
Web	http://www.faitic.uvigo.es			
Descripción general	La asignatura se refiere a sistemas electromagnéticos que pueden ser representados mediante elementos discretos (fuentes, resistencias, capacidades, inductancias). Su objeto es presentar algunas formas de analizar (obtener corrientes y tensiones) tales sistemas (redes, circuitos): análisis convencional (análisis integro-diferencial, fasores e impedancias en régimen sinusoidal) y análisis basado en la teoría de sistemas lineales (utilización de la transformada de Laplace).			

Competencias

Código	
B3	CG3 Conocimiento de materias básicas y tecnologías que capaciten al alumnado para el aprendizaje de nuevos métodos y tecnologías, así como que le dote de una gran versatilidad para adaptarse a nuevas situaciones.
B4	CG4 Capacidad para resolver problemas con iniciativa, para la toma de decisiones, la creatividad, y para comunicar y transmitir conocimientos, habilidades y destrezas, comprendiendo la responsabilidad ética y profesional de la actividad del Ingeniero Técnico de Telecomunicación.
C4	CE4/FB4 Comprensión y dominio de los conceptos básicos de sistemas lineales y las funciones y transformadas relacionadas, teoría de circuitos eléctricos, circuitos electrónicos, principio físico de los semiconductores y familias lógicas, dispositivos electrónicos y fotónicos, tecnología de materiales y su aplicación para la resolución de problemas propios de la ingeniería.
D2	CT2 Concebir la Ingeniería en un marco de desarrollo sostenible.
D3	CT3 Tomar conciencia de la necesidad de una formación y mejora continua de calidad, mostrando una actitud flexible, abierta y ética ante opiniones o situaciones diversas, en particular en materia de no discriminación por sexo, raza o religión, respeto a los derechos fundamentales, accesibilidad, etc.

Resultados de aprendizaje

Resultados previstos en la materia	Resultados de Formación y Aprendizaje		
Conocer los elementos y leyes que intervienen en el análisis de los circuitos lineales de parámetros concentrados		C4	
Demostrar la destreza necesaria para analizar este tipo de circuitos en diferentes circunstancias.	B4	C4	D2
- Saber optar entre distintas alternativas al plantear la solución de un problema.			
- Conocer técnicas de simplificación, sus limitaciones, y saber decidir cuáles usar en cada situación.			
Trasladar el dominio temporal a los dominios transformados, manejando los conceptos básicos de transformadas.		C4	

Poder justificar cualitativamente el papel que juegan los elementos que componen un circuito y las interacciones entre ellos.	B3	C4	D3
Manejar con solvencia el lenguaje y simbolismo propio de la disciplina.	B3	C4	D3

Contenidos	
Tema	
Presentación e Introducción	
I: Régimen Permanente Continuo (RPC)	Magnitudes fundamentales y derivadas. Elementos (activos y pasivos) y relaciones funcionales. Leyes de Kirchhoff. Análisis por el método de las tensiones en las mallas. Análisis por el método de las corrientes en los nudos. Simplificaciones; circuitos equivalentes de Thévenin y Norton.
II: Régimen Sinusoidal Permanente (RSP)	Definición y parámetros. Conceptos de fasor e impedancia. Análisis por mallas y nudos de circuitos en régimen sinusoidal permanente. Circuitos divisores. Autoinducción e inducción mutua. Transformadores lineales e ideales. Expresiones de la potencia. Circuitos equivalentes de Thévenin y Norton.
III: Cuadripolos	Definición de cuadripolo. Parámetros característicos. Agrupación de cuadripolos. Inserción de un cuadripolo en un circuito.
IV: Régimen Transitorio (RT)	Origen del régimen transitorio. Condiciones de estudio. Inductancias y capacidades en régimen continuo. Circuitos con un solo elemento reactivo. Circuitos con dos elementos reactivos.
V: Señales y sistemas	Tipos de señales. Tipos de sistemas. Sistemas lineales e invariantes en el tiempo. Respuesta al impulso. Integral de convolución. Principio de superposición.
VI: Transformada de Laplace (TL)	Definición. Transformadas directas. Obtención de transformadas inversas. Aplicación a circuitos lineales. La función de transferencia. Respuesta de un circuito en régimen permanente. Respuesta ante una excitación sinusoidal.
VII: Análisis en frecuencia (RF)	Concepto de filtro. Tipos de filtros. Respuestas de filtros. Señales periódicas.

Planificación			
	Horas en clase	Horas fuera de clase	Horas totales
Actividades introductorias	0.5	0	0.5
Sesión magistral	24.5	49	73.5
Prácticas en aulas de informática	22	22	44
Prácticas de laboratorio	3	3	6
Resolución de problemas y/o ejercicios	3	9	12
Pruebas prácticas, de ejecución de tareas reales y/o simuladas.	1	3	4
Pruebas de respuesta larga, de desarrollo	2	8	10
*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado			

Metodologías
Descripción

Actividades introductorias	Presentación de la asignatura: profesorado, programa, bibliografía, metodología docente y sistema de evaluación y calificación.
	Con esta metodología se trabajan las competencias CT2 y CT3.
Sesión magistral	Los objetivos de esta metodología son la exposición de los contenidos teóricos y la comprobación periódica del grado de asimilación de los mismos por parte del alumnado. A lo largo de estas sesiones se plantearán ejercicios y/o problemas enfocados al ámbito específico de estudio, que serán resueltos por el profesor o bien por los alumnos con el apoyo del profesor, bien de manera individual o grupal.
	Con esta metodología se trabajan las competencias CG3, CG4, CE4, CT2 Y CT3.
Prácticas en aulas de informática	Estas sesiones se dedicarán a la resolución tutelada, de manera individual y/o grupal, de supuestos prácticos vinculados a los contenidos teóricos de la asignatura. Las soluciones obtenidas podrán ser contrastadas y/o analizadas haciendo uso de herramientas informáticas. En 3 de las 11 sesiones el alumnado, al final de la mismas, tendrá que resolver de forma individual una tarea evaluable.
	Con esta metodología se trabajan las competencias CG3, CG4 Y CE4.
Prácticas de laboratorio	Se realizarán 2 sesiones prácticas en el laboratorio de hardware en las que se abordarán ejercicios de montaje y medida de circuitos básicos. De las 4h correspondientes, 1h se destinará a la evaluación de estas sesiones.
	Con esta metodología se trabajan las competencias CG3, CG4 Y CE4.

Atención personalizada

Metodologías	Descripción
Sesión magistral	En el horario de tutoría, el profesorado atenderá las necesidades y consultas del alumnado relacionados con el estudio de la materia.
Prácticas de laboratorio	El profesorado marcará el ritmo de la sesión y resolverá las dudas que surjan durante la realización de la práctica. También en el horario de tutoría, el profesorado atenderá las necesidades y consultas del alumnado relacionados con las prácticas de laboratorio.
Prácticas en aulas de informática	El profesorado marcará el ritmo de la sesión y resolverá las dudas que surjan durante la realización de la práctica. También en el horario de tutoría, el profesorado atenderá las necesidades y consultas del alumnado relacionados con las prácticas realizadas en las aulas de informática.

Evaluación

	Descripción	Calificación	Resultados de Formación y Aprendizaje	
Resolución de problemas y/o ejercicios	Se realizarán 3 pruebas en horario de Grupo A, previsiblemente, en las semanas 6 (ECA1 Tema I), 10 (ECA2 Tema II a Tema IV) y 15 (ECA3 Tema V a Tema VII). La puntuación de cada una de estas tres pruebas será de: 1,5, 3 y 2,5 puntos, respectivamente. En 3 de las 11 sesiones de Grupo B que se desarrollarán en laboratorio informático se planteará al final de las mismas la resolución de una tarea evaluable (ECB1, ECB2, ECB3) con una puntuación máxima de hasta 0,5 puntos cada una de ellas, lo que supone un total de 1,5 puntos. Previsiblemente, estas sesiones serán las correspondientes a las semanas 4, 8 y 15.	85	B3 B4	C4
Pruebas prácticas, de ejecución de tareas reales y/o simuladas.	Esta prueba (ECHW) se realiza en horario de Grupo B en laboratorio de hardware. Se trata de una prueba relativa a ejercicios de montaje y medida de circuitos, se realizará, previsiblemente, en la semana 12 y tendrá una puntuación máxima de 1.5 puntos. Para estos ejercicios se valorarán la capacidad de trabajo en grupo, el ajuste a las especificaciones de diseño y la presentación de resultados.	15	B3 B4	C4

Pruebas de respuesta larga, de desarrollo	Adicionalmente al sistema de evaluación continua constituido por los tres conjuntos de pruebas (ECHW, ECA y ECB) que se acaban de describir, el alumnado podrá optar por la realización de un examen final. Este examen abarcará la totalidad de los contenidos de la asignatura, tanto teóricos como prácticos, y podrá incluir pruebas tipo test, preguntas de razonamiento, resolución de problemas y/o ejercicios, así como el desarrollo de casos prácticos. La puntuación máxima de este examen es de 10 puntos.	0	B3 B4	C4
---	--	---	----------	----

Otros comentarios sobre la Evaluación

El alumnado, conforme al calendario escolar, tendrá dos oportunidades en el curso académico para superar la asignatura:

1. Primera oportunidad al finalizar el cuatrimestre.

El alumnado puede optar libremente por el sistema de evaluación continua descrito en la sección anterior, sin que ello excluya la posibilidad de realizar un examen final. Casos posibles:

- Alumnado que sólo realiza la evaluación continua: es calificado con la puntuación que ha obtenido en la misma,
- Alumnado que sólo realiza el examen final: es calificado con la puntuación que ha obtenido en el mismo.
- Alumnado que realiza la evaluación continua y el examen: es calificado con la mejor de ambas puntuaciones.

2. Examen extraordinario.

El alumnado que no superó la asignatura al final del cuatrimestre puede realizar un examen final extraordinario que abarcará la totalidad de los contenidos de la asignatura, tanto teóricos como prácticos, y que podrá incluir pruebas tipo test, preguntas de razonamiento, resolución de problemas y/o ejercicios, así como el desarrollo de casos prácticos. La puntuación alcanzada en el mismo (entre 0 y 10) será la calificación final, sustituyendo a la agregación de las notas de las pruebas de evaluación continua y a la del examen final de evaluación continua.

Comentarios adicionales:

- El alumnado debe asistir a las prácticas en el grupo que le haya sido asignado al principio de cuatrimestre.
- Se llevará a cabo un control de asistencia a las sesiones prácticas.
- La asistencia a las dos sesiones de laboratorio hardware, y correspondiente evaluación ECHW, es obligatoria.
- La realización de la ECA2 o sucesivas pruebas puntuables y/o alguno de los exámenes finales significará que el alumno tendrá una calificación distinta de la de "No presentado".
- La nota obtenida en evaluación continua será válida tan solo para el curso académico en el que se realice.
- Se considera que la materia está aprobada si la nota final es igual o superior a 5.

Recuperación.

Las pruebas y los exámenes no son recuperables. Es decir, si el alumno no puede realizarlos en las fechas previstas, el profesor no tiene obligación de habilitar otras fechas para su realización.

Resultados de las pruebas.

Antes de la realización o entrega de cada prueba se indicará la fecha y procedimiento de revisión de las calificaciones obtenidas, que serán públicas en un plazo razonable de tiempo (generalmente en menos de dos semanas desde la realización de la prueba).

Fuentes de información

Bibliografía Básica

James W. Nilsson, **Electric Circuits**, 10,
Material docente, **Página web**, fatic.uvigo.es,

Bibliografía Complementaria

J.H. McClellan, R.W. Schafer, M.A. Yoder, **Signal Processing First**,

Recomendaciones

Asignaturas que continúan el temario

Física: Fundamentos de electrónica/V05G300V01305
Procesado digital de señales/V05G300V01304
Técnicas de transmisión y recepción de señales/V05G300V01404
Circuitos de microondas/V05G300V01611
Circuitos de radiofrecuencia/V05G300V01511
Electrónica analógica/V05G300V01624
Ingeniería de equipos electrónicos/V05G300V01523

Asignaturas que se recomienda cursar simultáneamente

Matemáticas: Cálculo II/V05G300V01203

Asignaturas que se recomienda haber cursado previamente

Matemáticas: Álgebra lineal/V05G300V01104

Matemáticas: Cálculo I/V05G300V01105

Otros comentarios

Se recomienda al alumnado que tenga soltura en manejo de números complejos y funciones trigonométricas, utilización de técnicas de resolución de sistemas de ecuaciones lineales, cálculo de derivadas de funciones elementales y cálculo de integrales sencillas.
